

מאגד הייפר יום עיון מסכם שנה ה'

אנו שמחים להזמינכם ליום עיון מסכם שיתקיים בפקולטה להנדסה, אוניברסיטת בר-אילן

שיעור ביום שלישי, י"ב בכסלו, 10 בדצמבר 2019, החל משעה 10:30

בניין 1105 אולם 53, פקולטה להנדסה.

לוח זמנים:

14:50-15:10 פרופ' מארק זילברשטיין, הטכניון OS support for network applications on accelerators and SmartNICs	10:30-11:00 התכנסות
15:10-15:30 שמעון גור, סטיקספי - AVS/DVS	11:00-11:20 ברכות וסיכום המאגד שי אדר, יו"ר המאגד רפי חנה, מנהל התוכנית מטעם רשות החדשנות, נציג רשות החדשנות
15:30-15:50 פרופ' יהודה בן שימול, בן-גוריון נגב	11:20-11:50 הרצאת אורח - שלומית וייס, מלאנוקס
15:50-16:10 פרופ' שחר קוויטנסקי, הטכניון Using emerging memory technologies for multithreading	11:50-12:10 פרופ' שמואל וימר (בנימין פרנקל), בר אילן Post-silicon analysis of shielded interconnect delays
16:10-16:40 הפסקה	12:50-13:10 פרופ' אלכס פיש, בר-אילן
16:40-17:00 עומרי אייזנבך, סיווה	12:30-12:50 אלעד מנטוביץ, מלאנוקס
17:00-17:20 ד"ר אדי תימן, בר-אילן	12:50-13:10 פרופ' יוסי שור, בר-אילן
17:20-17:40 גדי שושן, DSPG	13:10-13:50 הפסקה
17:40-18:00 פרופ' שלמה וייס, אונ' ת"א	13:50-14:10 יהודה רודין, מעבדת SoC - בר-אילן
18:00-18:30 הפסקה	14:10-14:30 דר' שלמה גרינברג, בן-גוריון נגב
18:30-19:30 הרצאת אורח - פרופ' דוד פסיג הטכנולוגיה כסופר אורגניזם ומה היא רוצה מאתנו.	14:30-15:00 גלעד מורג, VPI סרגון
19:30-20:30 ארוחת ערב	

נשמח לראותכם

לנוחיותכם יש מרחב חנייה ליד שער 10, בתשלום של 18 ₪ ליום שלם.